

PAT-NO: JP02002024048A
DOCUMENT-IDENTIFIER: JP 2002024048 A
TITLE: HIGH AVAILABILITY SYSTEM
PUBN-DATE: January 25, 2002

INVENTOR-INFORMATION:

NAME	COUNTRY
MAEDA, TOSHIHIRO	N/A

ASSIGNEE-INFORMATION:

NAME	COUNTRY
OKI ELECTRIC IND CO LTD	N/A

APPL-NO: JP2000207816

APPL-DATE: July 10, 2000

INT-CL (IPC): G06F011/16, G06F009/46 , G06F013/00 ,
G06F015/16

ABSTRACT:

PROBLEM TO BE SOLVED: To further enhance high availability as a high availability system.

SOLUTION: Plural virtual machines 7a, 7b, 7c, 7d are provided on plural processors 1a, 1b, 1c, 1d and optional functions are arranged in the respective virtual machines 7a, 7b, 7c, 7d in one-to-one correspondence. A transaction managing part 5 controls execution of the virtual machines 7a, 7b, 7c, 7d by a master machine by setting any processor among the processors 1a, 1b, 1c, 1d as the master machine. A high availability processing part 6 performs control by

BEST AVAILABLE COPY

switching the processor set as the master machine to the processor allocated as a backup machine to substitute the master machine when a fault is generated in the processor set as the master machine.

COPYRIGHT: (C) 2002, JPO

BEST AVAILABLE COPY

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2002-24048

(P2002-24048A)

(43)公開日 平成14年1月25日 (2002.1.25)

(51)Int.Cl.⁷
G 0 6 F 11/16
9/46
13/00
15/16

識別記号
3 1 0
3 6 0
3 5 1
6 4 0

F I
G 0 6 F 11/16
9/46
13/00
15/16

テーマコード(参考)
3 1 0 B 5 B 0 3 4
3 6 0 G 5 B 0 4 5
3 5 1 M 5 B 0 8 9
6 4 0 J 5 B 0 9 8

審査請求 未請求 請求項の数1 OL (全4頁)

(21)出願番号 特願2000-207816(P2000-207816)

(22)出願日 平成12年7月10日 (2000.7.10)

(71)出願人 000000295
沖電気工業株式会社
東京都港区虎ノ門1丁目7番12号

(72)発明者 前田 俊博
東京都港区虎ノ門1丁目7番12号 沖電気
工業株式会社内

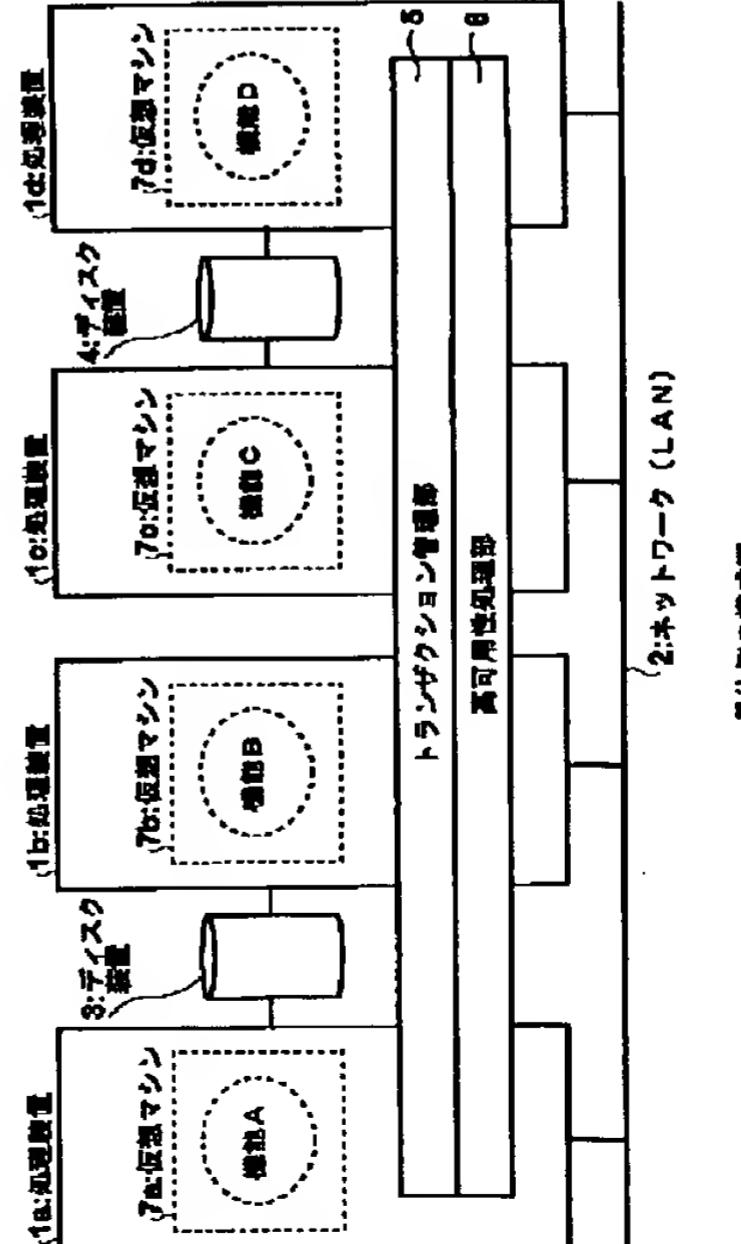
(74)代理人 100082050
弁理士 佐藤 幸男
Fターム(参考) 5B034 BB02 BB17 CC01 DD07
5B045 JJ22 JJ44
5B089 GA01 GB02 GB07 HA06 KA12
KB04 ME04 ME15
5B098 HH01

(54)【発明の名称】 高可用性システム

(57)【要約】

【課題】 高可用性システムとしてより高可用性を向上する。

【解決手段】 複数の処理装置1a、1b、1c、1d上に複数の仮想マシン7a、7b、7c、7dを設け、かつ、これら仮想マシン7a、7b、7c、7dそれぞれ任意の機能を一対一に配置する。トランザクション管理部5は、処理装置1a、1b、1c、1dのうち、いずれかの処理装置をマスタマシンとして、マスタマシンにより、仮想マシン7a、7b、7c、7dの実行を制御する。高可用性処理部6は、マスタマシンに設定された処理装置に障害が発生した場合は、マスタマシンを代替するためのバックアップマシンに割り当てられた処理装置に切替制御を行う。



BEST AVAILABLE COPY

【特許請求の範囲】

【請求項1】 複数の処理装置からなる高可用性システムであって、
前記複数の処理装置上に複数の仮想マシンを設け、かつ、当該複数の仮想マシンにそれぞれ任意の機能を一对一に配置すると共に、
前記複数の処理装置のいずれかの処理装置をマスタマシンとして、当該マスタマシンにより、前記複数の仮想マシンの実行を制御するトランザクション管理部と、
前記複数の処理装置において、前記マスタマシンに設定された処理装置に障害が発生した場合は、前記マスタマシンを代替するためのバックアップマシンに割り当てられた処理装置に切替制御を行う高可用性処理部とを備えたことを特徴とする高可用性システム。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、高可用性システム、特にトランザクション管理ソフトウェアと高可用性ソフトウェアの連携させた高可用性システムに関する。

【0002】

【従来の技術】従来よりシステムの利用できる状態を高める高可用性システムに関する技術が知られている。ここで、高可用性(High Availability)とは、「システムが何らかの障害により停止してしまった場合でも、できるだけシステムとしての復旧を早くすることができる度合い」即ち、システムが利用できる状態の度合いをいう。従来、このような高可用性システムとしては、現時点で機能を提供しているマシン(主系)と現時点では機能を提供せず待機しているマシン(従系)の2台より構成し、これら2台のマシンが高可用性ソフトウェアを実行し、主系で以上が発生した場合は従系において機能を提供するように切り替えていた。

【0003】

【発明が解決しようとする課題】しかしながら、上記のような従来の高可用性システムでは、系切り替えが発生した場合のダウンタイムが長いという問題点があった。

【0004】

【課題を解決するための手段】本発明は、前述の課題を解決するため次の構成を採用する。

〈構成1〉複数の処理装置からなる高可用性システムであって、複数の処理装置上に複数の仮想マシンを設け、かつ、複数の仮想マシンにそれぞれ任意の機能を一对一に配置すると共に、複数の処理装置のいずれかの処理装置をマスタマシンとして、マスタマシンにより、複数の仮想マシンの実行を制御するトランザクション管理部と、複数の処理装置において、マスタマシンに設定された処理装置に障害が発生した場合は、マスタマシンを代替するためのバックアップマシンに割り当てられた処理装置に切替制御を行う高可用性処理部とを備えたことを特徴とする高可用性システム。

【0005】

【発明の実施の形態】以下、本発明の実施の形態を具体例を用いて詳細に説明する。

《具体例》

〈構成〉図1は、本発明の高可用性システムの具体例を示す構成図である。図のシステムは、複数の処理装置1a、1b、1c、1dがネットワーク(LAN)2を介して接続され、ネットワーク上で一つのシステムとして存在している。尚、本具体例では処理装置として4台の場合を示しているが、5台以上の処理装置がネットワーク2に接続される構成であってもよい。また、処理装置1a、1bにはディスク装置3が、処理装置1c、1dにはディスク装置4がそれぞれ接続されている。ディスク装置3は、処理装置1aまたは処理装置1bで使用可能であり、必要に応じて切り替え可能である。また、ディスク装置4も、同様に、処理装置1cまたは処理装置1dで使用可能でかつ切り替え可能である。

【0006】処理装置1a、1b、1c、1dには、共通のトランザクション管理部5および高可用性処理部6

20が設けられており、また、各処理装置1a、1b、1c、1dには、それぞれ仮想マシン7a、7b、7c、7dが設けられている。これら仮想マシン7a、7b、7c、7dは、機能A、機能B、機能C、機能Dに一对一に対応してこれらの機能を実現するための仮想マシンである。

【0007】トランザクション管理部5は、いずれかの処理装置をマスタマシンとして、このマスタマシンにより複数の処理装置間にまたがった分散トランザクション処理を管理したり、1台の処理装置内に同一プロセスを複数実行するといったトランザクションの管理を行う機能部であり、仮想マシン7a、7b、7c、7dの起動・実行の管理を行なう機能を有している。高可用性処理部6は、マスタマシンに設定されている処理装置に障害が発生した場合、マスタマシンを代替するためのバックアップマシンに割り当てられた処理装置に切替制御を行う機能部である。

【0008】図2は、処理装置1a、1bでの機能配置の一例を示す説明図である。通常の運用状態において、処理装置1aはマスタマシンに設定され、かつ、仮想マシン7a、7bが配置され、そのうち仮想マシン7aを使用する。ここで、マスタマシンとはシステム全体を管理し、機能の起動、停止のコマンドを受け付けるためのマシンであり、トランザクション管理部5は、このマスタマシンにより、各仮想マシン7a、7b、7c、7dの実行を制御する。仮想マシン7aでは機能Aを実現し、関連するデータとトランザクションログをディスク装置3の領域3aに格納する。

【0009】処理装置1bはバックアップマシンに設定され、仮想マシン7a、7bが配置され、そのうち仮想マシン7bを使用する。バックアップマシンとは、マス

タマシンがダウンした場合に管理機能を代替できる唯一のマシンである。仮想マシン7bでは機能Bを実現し、関連するデータとトランザクションログをディスク装置3の領域3bに格納する。

【0010】〈動作〉図3は、本具体例の高可用性システムの動作を示すフローチャートである。マスタマシンである処理装置1aがマシンダウンとなった場合、高可用性処理部6がこれを検出する(ステップS1)。マシンダウンが検出されると、高可用性処理部6は、実行されている仮想マシン7aのデータとトランザクションログを移行する(ステップS2)。即ち、通常は処理装置1aからのみアクセスされている領域3aのデータとトランザクションログを、処理装置1bからアクセスするように変更する。これにより、ディスク装置3の領域3aに含まれるデータ・トランザクションログが処理装置1aから処理装置1bへと移行する。

【0011】また、高可用性処理部6は、ネットワークアドレスをバックアップマシンである処理装置1bに移行する(ステップS3)。即ち、機能Aを提供している外部へのネットワークアドレスが処理装置1aに割り当てられていたのを処理装置1bへと移行する。これにより、ネットワークアドレスは元のままで機能の配置を行うことができる。

【0012】その後、高可用性処理部6は、処理装置1bをバックアップマシンからマスタマシンに昇格させるための処理を行う。トランザクション管理部5はこれを受けてバックアップマシンをマスタマシンに代替する(ステップS4)。そして、トランザクション管理部5は、仮想マシン7aを処理装置1b上で起動すると共に、トランザクションをリカバリする(ステップS5)。即ち、領域3a上のトランザクションログとデータに基づいて未完了のトランザクションに対してコミット/アボートの指示を行う。以上の処理により、システムとしての復旧処理が完了する(ステップS6)。

【0013】〈効果〉以上のように、具体例によれば、複数の処理装置1a、1b、1c、1d上に、それぞれ任意の機能を実現するための複数の仮想マシン7a、7b、7c、7dを設け、かつ、トランザクション管理部

5と高可用性処理部6とを設けるようにしたので、複数の処理装置にまたがり、分散トランザクションを行うような大規模なシステムにおいても、障害時のダウンタイムをより短くすることが可能である。また、具体例では、機能と仮想マシンとが一対一に対応して設けられているため、機能群の資源(データ、トランザクションログ、ネットワークアドレス、プロセス、IPC(interprocess communication facilities))を複数の仮想マシン間で移行することができる。また、この構成では、一方の仮想マシンの配置は他方の仮想マシンの配置に依存しないため、切り替え元のマシンのプロセス資源、IPC資源の初期化を容易に行うことができる。

【0014】更に、上記具体例では複数の処理装置に同一の機能を実現する仮想マシンをそれぞれ配置するようにしたので、従来のような処理装置の系切り替えの場合よりもダウンタイムを短くすることができる。

【0015】尚、上記具体例では処理装置1a、1b、1c、1dに対して機能A、B、C、Dがそれぞれ対応するよう構成したが、必ずしも処理装置と機能が一対一に対応する必要はなく、トランザクション管理部5の管理により複数の処理装置で同一の機能が実現されるよう構成したり、あるいは1台の処理装置に同一の機能が複数配置されるよう構成してもよい。例えば、同一の処理装置内に同一の機能を実現する仮想マシンを複数配置するようすれば、その機能に関する障害が発生した場合は、更に短いダウンタイムで運用継続が可能である。

【図面の簡単な説明】

【図1】本発明の高可用性システムの具体例を示す構成図である。

【図2】処理装置1a、1bでの機能配置の一例を示す説明図である。

【図3】本具体例の高可用性システムの動作を示すフローチャートである。

【符号の説明】

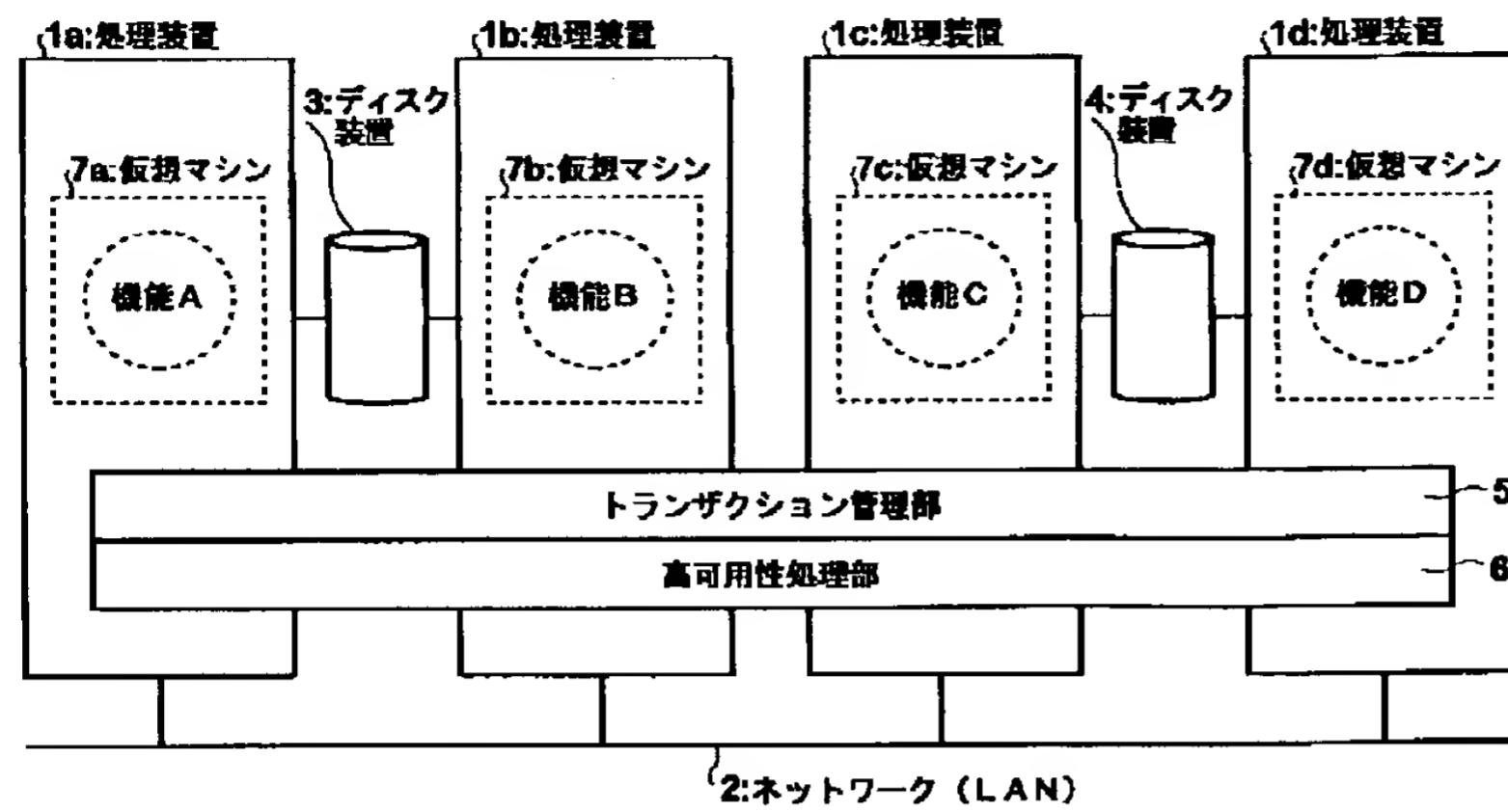
1a、1b、1c、1d 処理装置

5 トランザクション管理部

6 高可用性処理部

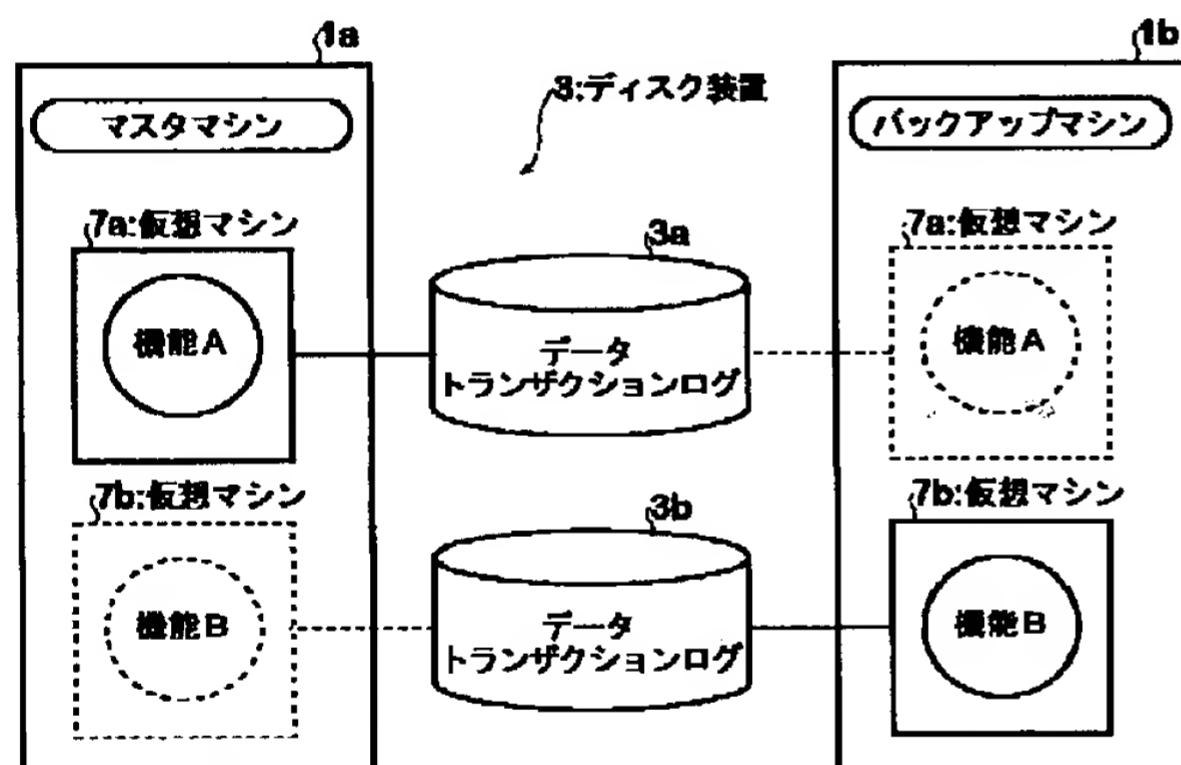
7a、7b、7c、7d 仮想マシン

【図1】



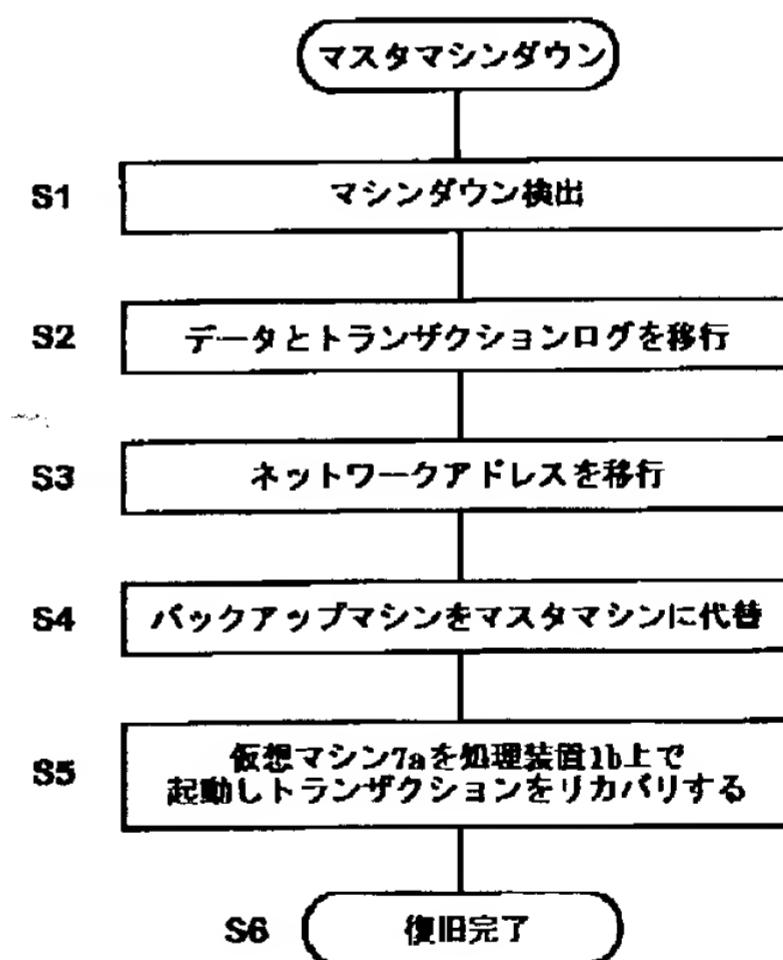
具体例の構成図

【図2】



機能配置の説明図

【図3】



具体例の動作フローチャート

BEST AVAILABLE COPY